

Fig. 1

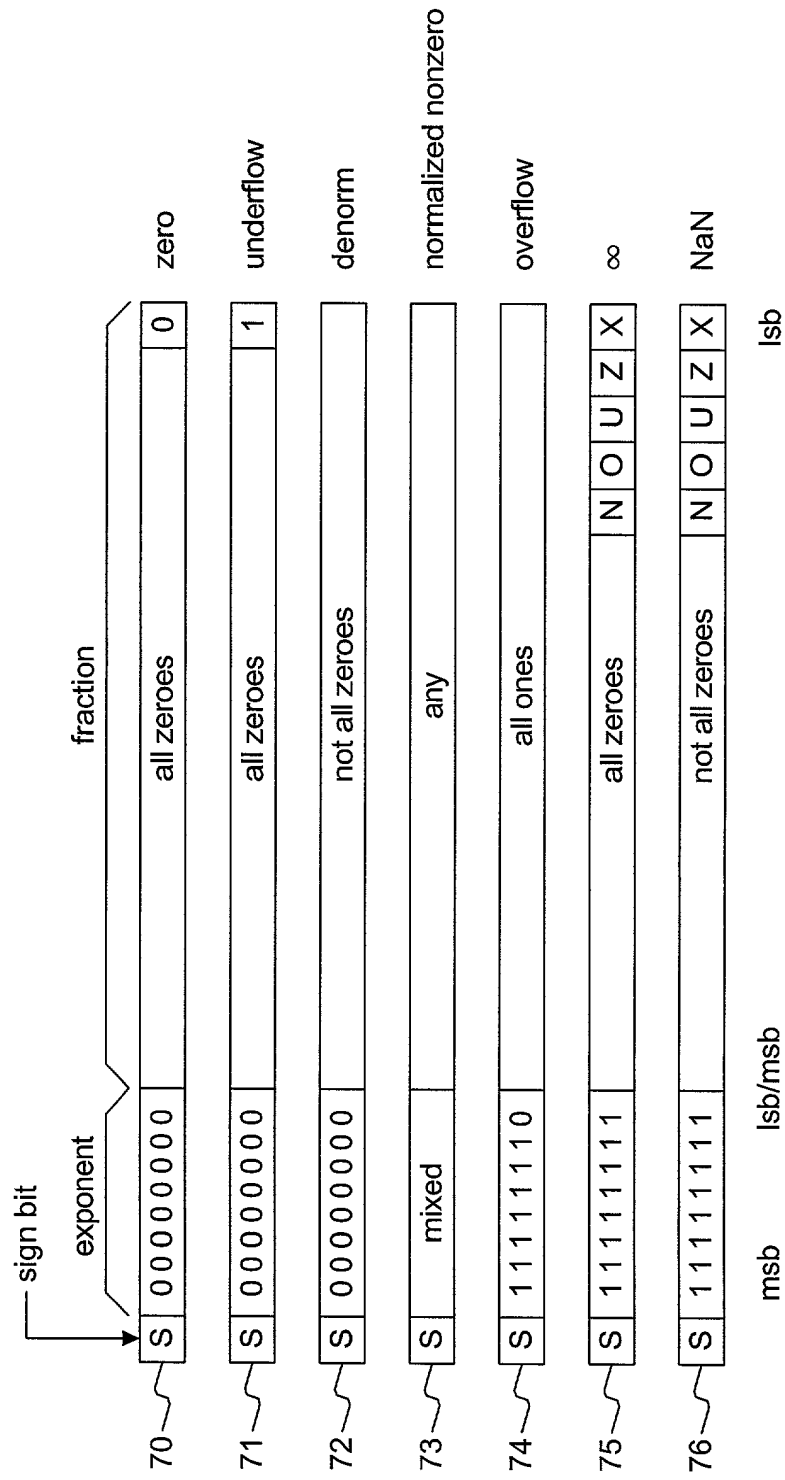


Fig. 2

/	-∞	-OV	-Q	-1	-S	-UN	-0	+0	+UN	+S	+1	+Q	+OV	+∞	NaN
-∞	(a)	(b)	(c)	(c)	(c)	(d)	(c)	(e)	(f)	(e)	(e)	(e)	(g)	(h)	(i)
-OV	+0	(i)	(k)	+OV	+OV	+OV	(l)	(m)	-OV	-OV	-OV	(n)	(o)	-0	(p)
-P	+0	(q)	(r)	(r)	(r)	+OV	(s)	(t)	-OV	(u)	(u)	(u)	(v)	-0	(w)
-1	+0	(q)	(r)	(r)	(r)	+OV	(s)	(t)	-OV	(u)	(u)	(u)	(v)	-0	(w)
-R	+0	(q)	(r)	(r)	(r)	(x)	(s)	(t)	(y)	(u)	(u)	(u)	(v)	-0	(w)
-UN	+0	+UN	+UN	+UN	(z)	(1)	(2)	(3)	(4)	(5)	-UN	-UN	-UN	-0	(6)
-0	+0	+0	+0	+0	+0	+0	(7)	(7)	-0	-0	-0	-0	-0	-0	(w)
+0	-0	-0	-0	-0	-0	-0	(8)	(8)	+0	+0	+0	+0	+0	+0	(w)
+UN	-0	-UN	-UN	-UN	(9)	(4)	(3)	(2)	(1)	(@)	+UN	+UN	+UN	+0	(6)
+R	-0	(#)	(u)	(u)	(u)	(\$)	(t)	(s)	(%)	(r)	(r)	(r)	(^)	+0	(w)
+1	-0	(#)	(u)	(u)	(u)	-OV	(t)	(s)	+OV	(r)	(r)	(r)	(^)	+0	(w)
+P	-0	(#)	(u)	(u)	(u)	-OV	(t)	(s)	+OV	(r)	(r)	(r)	(^)	+0	(w)
+OV	-0	(o)	(&)	-OV	-OV	-OV	(m)	(l)	+OV	+OV	+OV	(*)	(i)	+0	(p)
+∞	(h)	(g)	(e)	(e)	(e)	(f)	(e)	(c)	(d)	(c)	(c)	(c)	(b)	(a)	(i)
NaN	(i)	(p)	(w)	(w)	(w)	(6)	(w)	(w)	(6)	(w)	(w)	(w)	(p)	(i)	(~)

Fig. 3

--10-----	[NaN]	--10-----	[NaN]	1	--	--	*	0000	0	001	10000000	11	00000	[NaN op1 f1 f2]
--10-----	[NaN]	--10-----	[NaN]	0	--	--	*	0000	0	001	01000000	11	00000	[NaN op2 f1 f2]
--10-----	[NaN]	--11-----	[Inf]	--	--	--	*	0000	0	001	10000000	11	00000	[NaN op1 f1 f2]
--10-----	[NaN]	-1-----1-	[OV]	--	--	--	*	0000	0	001	10000000	10	01001	[NaN op1 f1 ox]
--10-----	[NaN]	-----1-	[Q]	--	--	--	*	0000	0	001	10000000	10	00000	[NaN op1 f1]
--10-----	[NaN]	-----1-	[1]	--	--	--	*	0000	0	001	10000000	10	00000	[NaN op1 f1]
--10-----	[NaN]	-----1-	[S]	--	--	--	*	0000	0	001	10000000	10	00000	[NaN op1 f1]
--10-----	[NaN]	1-----1-	[UN]	--	--	--	*	0000	0	001	10000000	10	00101	[NaN op1 f1 ux]
--10-----	[NaN]	1-----1	[0]	--	--	--	*	0000	0	001	10000000	10	00000	[NaN op1 f1]
--11-----	[Inf]	--10-----	[NaN]	--	--	--	*	0000	0	001	01000000	11	00000	[NaN op2 f1 f2]
--11-----	[Inf]	--11-----	[Inf]	0	--	--	*	0000	0	001	00000100	11	10000	[Inf f1 f2]
--11-----	[Inf]	--11-----	[Inf]	10	0	--	*	0000	0	001	00100000	11	00000	[Inf f1 f2]
--11-----	[Inf]	--11-----	[Inf]	10	1	--	*	0000	0	100	00100000	00	00000	[0]
--11-----	[Inf]	--11-----	[Inf]	11	0	--	*	0000	0	100	00100000	00	00000	[0]
--11-----	[Inf]	--11-----	[Inf]	11	1	--	*	0000	0	001	00100000	11	00000	[Inf f1 f2]
--11-----	[Inf]	-1-----1-	[Q]	--	--	--	*	0000	0	001	00100000	10	01001	[Inf f1 ox]
--11-----	[Inf]	-----1-	[1]	--	--	--	*	0000	0	001	00100000	10	00000	[Inf f1]
--11-----	[Inf]	-----1-	[S]	--	--	--	*	0000	0	001	00100000	10	00000	[Inf f1]
--11-----	[Inf]	1-----1-	[UN]	--	--	--	*	0000	0	001	00100000	10	00000	[Inf f1]
--11-----	[Inf]	1-----1	[0]	--	--	--	*	0000	0	001	00100000	10	00101	[Inf f1 ux]
--11-----	[Inf]	1-----1	[0]	--	--	--	*	0000	0	001	00100000	10	00000	[Inf f1]
-1-----1-	[OV]	--10-----	[NaN]	--	--	--	*	0000	0	001	01000000	01	01001	[NaN op2 f2 ox]
-1-----1-	[OV]	--11-----	[Inf]	--	--	--	*	0000	0	100	00100000	00	00000	[0]
-1-----1-	[OV]	-1-----1-	[OV]	0	--	--	*	0000	0	001	00000001	00	11001	[OV/OV" nox]
-1-----1-	[OV]	-1-----1-	[OV]	10	0	--	*	0000	0	010	00010000	00	11111	[OV]
-1-----1-	[OV]	-1-----1-	[OV]	10	1	--	*	0000	0	100	00100000	00	00001	[UN]
-1-----1-	[OV]	-1-----1-	[OV]	11	1	--	*	0000	0	100	00100000	00	00001	[UN]
-1-----1-	[OV]	-1-----1-	[OV]	11	0	--	*	0000	0	010	00010000	00	11111	[OV]
-1-----1-	[OV]	-----1-	[Q]	0	--	--	*	0000	0	010	00010000	00	11111	[OV]
-1-----1-	[OV]	-----1-	[Q]	10	0	--	*	0000	0	010	00010000	00	11111	[OV]
-1-----1-	[OV]	-----1-	[Q]	10	1	--	*	0100	1	000	00000000	00	00000	[HUGE/Q]
-1-----1-	[OV]	-----1-	[Q]	11	0	--	*	0100	1	000	00000000	00	00000	[HUGE/Q]
-1-----1-	[OV]	-----1-	[Q]	11	1	--	*	0000	0	010	00010000	00	11111	[OV]
-1-----1-	[OV]	-----1-	[1]	--	--	--	*	0000	0	010	00010000	00	11111	[OV]
-1-----1-	[OV]	-----1-	[S]	--	--	--	*	0000	0	010	00010000	00	11111	[OV]
-1-----1-	[OV]	1-----1-	[UN]	--	--	--	*	0000	0	010	00010000	00	11111	[OV]
-1-----1-	[OV]	1-----1	[0]	--	--	--	*	0000	0	001	00100000	00	01011	[Inf ozzx]

Fig. 4A

[illegible]

**Fig. 4B**

[illegible]

**Fig. 4C**